

第十四屆離島資訊技術與應用研討會

2015 Conference on Information Technology and Applications
in Outlying Islands (ITAOI2015)

中華民國 104 年 5 月 22、23 日，澎湖

Call for Paper

ITAOI-2015-**IS01**

Invited Session on **Intelligent VLSI Design and Application**

Session Organizer: 許明華教授

This session will have discussions of chip designs and intelligent applications with the expert opinions from various fields. The smart VLSI designs have changed the system technology concept and application significantly. This session will address the following issues (but not limited)

1. The designs of silicon intellectual property
2. Hardware/software designs for real-time signal processing
3. SoC, SoPC prototyping implementations
4. VLSI designs for intelligent electronics
5. Chip and system level designs for wisdom electronics
6. Embedded system designs for intelligent electronics applications

投稿：

歡迎對上述之相關議題有興趣之作者來投稿，投稿時請遵循「離島資訊技術與應用研討會」之投稿格式。詳細的格式請參閱ITAOI 2015之官方網站(<http://itaoi2015.npu.edu.tw/>)。敬請投稿者將研討會論文以PDF之檔案用電子郵件傳給：許明華教授(sheumh@yuntech.edu.tw)。

重要日期：

投稿截稿：2015年02月26日

接受通知：2015年03月09日

論文定稿：2015年03月16日

註冊(報名)截止：2015年03月20日

如有任何問題請聯絡：

許明華 教授

雲林科技大學 電子工程系 雲林縣斗六市大學路3段123號

電話：(05)5342601 ext. 4320

E-mail: sheumh@yuntech.edu.tw